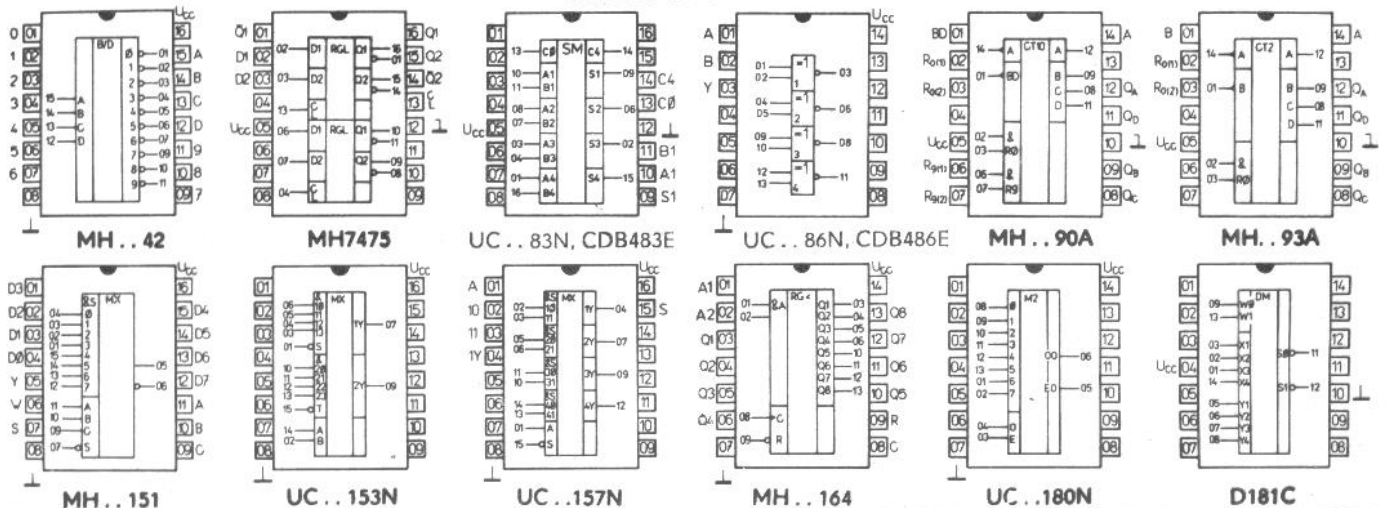


Typ	Označení	Logická funkce	Pouzdro
MH7442	MH8442 MH5442	Převodník z kódu BCD na kód 1 z deseti	IO 14
MH7475	—	Čtyřbitový střadač dvojkové informace, dvojitý dvojitý klopný obvod D	IO 14
UCY7483N CDB483E		Čtyřbitový binární sumátor	IO 14/U IO 14/R
UCY7486N CDB486E		Čtveřice pozitivních dvouustupových logických členů EXCLUSIVE-OR (VÝHRADNÍ - NEBO) pro operace výhradní logický součet - exklusivní součet	$Y = A \oplus B = \bar{A}B + A\bar{B}$ IO 13/U IO 13/R
MH7490A	MH8490A MH5490A	Desítkový čítač v kódu BCD, symetrický dělič deseti, dělič dvěma a pěti	IO 13
MH7493A	MH8493A MH5493A	Dvojkový čítač sestavený ze čtyř dvojitých bistabilních klopných obvodů a logického členu NAND	IO 13
MH7496	MH8496 MH5496	Posuvný registr 5 bitů, sdružující několik funkcí pro sériově paralelní přenos, paralelně sériový přenos, zásobník informací	IO 14
MH74141		Převodník kódu BCD (1 2 4 8) na kód 1 z deseti, vybavený spínači pro ovládání plynem plněných číslicových indikačních výbojek	IO 14
74145PC		Převodník kódu BCD na 1 z deseti s otevřeným kolektorovým výstupem, vhodný jako budící stupeň desetiprvkových zobrazovačů, budičů relé nebo budičů logických obvodů s otevřeným kolektorem	IO 14/T
D146C D146D		Převodník kódu BCD na kód sedmi-segmentových zobrazovacích jednotek a budič s otevřeným kolektorovým výstupem (výstupní napětí 30 V/40 mA)	IO 14/C1 IO 14/1
D147C D147D	E147C E147D	Převodník kódu BCD na kód sedmi-segmentových zobrazovacích jednotek a budič s otevřeným kolektorovým výstupem (výstupní napětí 15 V/40 mA)	IO 14/C1 IO 14/1
MH74150	MH84150 MH54150	Šestnáctikanálový multiplexer pro funkci výběru dat	IO 15
MH74151	MH84151 MH54151	Osmikanálový multiplexer pro funkci výběru dat	IO 14
UCY74153N		Dvojice čtyřvstupových selektorů — multiplexerů s jedním výstupem	IO 14/U
MH74154	MH84154 MH54154	Převodník kódu BCD na kód 1 ze šestnácti a demodulátor	IO 15



MEZNÍ HODNOTY

Rada		MH74 UCY74 D... 74... PC	MH84 E...	MH54	
Napájecí napětí	U_{CC} max.	+7	+7	+7	V
Vstupní napětí	U_I max.	+5,5	+5,5	+5,5	V
Doporučené pracovní napětí	U_{CC}	4,75 ... 5,25	4,75 ... 5,25	4,5 ... 5,5	V
Teplota okolí provozní	ϑ_a	0 ... +70	-25 ... +85	-55 ... +125	°C
Teplota při skladování	ϑ_{stg} ¹⁾	-55 ... +155	-55 ... +155	-55 ... +155	°C

¹⁾ $\vartheta_{stg} = -55^\circ\text{C} \dots +125^\circ\text{C}$ platí pro řadu UCY74, D10D
 $\vartheta_{stg} = -55^\circ\text{C} \dots +150^\circ\text{C}$ platí pro řadu D... C
 $\vartheta_{stg} = -65^\circ\text{C} \dots +150^\circ\text{C}$ platí pro řadu 74... PC

DOPORUČENÉ PROVOZNI HODNOTY

ŘADA		MH74 UCY74 D... 74... PC	MH84 E...	MH54	
Doporučené provozní napětí	U_{CC}	4,75 ... 5,25	4,75 ... 5,25	4,5 ... 5,5	V
Vstupní záchytné napětí					
$U_{CC} = 4,75 \text{ V}, I_I = -12 \text{ mA}$	$-U_D$	< 1,5	< 1,5	—	V
$U_{CC} = 4,5 \text{ V}, I_I = -12 \text{ mA}$	$-U_D$	—	—	< 1,5	V

Logický zisk výstupů max.

	N_L	N_H
MH .. 42	max. 10	max. 20
UC .. 86N	max. 10	max. 20
MH .. 90A	max. 10	
MH .. 93A	max. 10	
MH .. 96	max. 10	max. 10
D146C, D147C, E147C výstupu $Q_A \dots Q_C$ výstupu BI / RBO	max. 12 max. 5	
MH .. 150, MH .. 151, MH .. 154	max. 10	max. 20
UC .. 153N	max. 10	max. 20
UC .. 157N	max. 10	max. 20
MH .. 164	max. 5	max. 10
UC .. 180N	max. 10	max. 20
D195C	max. 10	max. 20
MH .. 192, MH .. 193, MH7475	N	max. 10

Logický zisk vstupů max.

	N_L
MH .. 141 vstup A	max. 2
vstup B, C, D	max. 1
D146C, D147C, E147C každého vstupu	max. 1
vstupu BI / RBO	max. 2,6
MH .. 150, MH .. 151, MH .. 154	max. 1
UC .. 153N	max. 1
UC .. 157N	max. 1
MH .. 164	max. 1
UC .. 180N	max. 1

CHARAKTERISTICKÉ ÚDAJE: (není-li uvedeno jinak)

Vstupní napětí — úroveň H	U_{IH}	> 2,0	V
Vstupní napětí — úroveň L	U_{IL}	< 0,8	V
Výstupní napětí — úroveň H $U_{CC} = 4,75 \text{ V}; \text{MH54: } U_{CC} = 4,5 \text{ V}; U_{IL} = 0,8 \text{ V},$ $U_{IH} = 2 \text{ V}, I_{OH} = -0,8 \text{ mA}$	U_{OH}	> 2,4	V
Výstupní napětí — úroveň L $U_{CC} = 4,75 \text{ V}; \text{MH54: } U_{CC} = 4,5 \text{ V};$ $U_{IL} = 0,8 \text{ V}, U_{IH} = 2 \text{ V}, I_{OL} = 16 \text{ mA}$	U_{OL}	< 0,4	V
Vstupní proud — úroveň H $U_{CC} = 5,25 \text{ V}; \text{MH54: } U_{CC} = 5,5 \text{ V}; U_{IH} = 2,4 \text{ V}$ $U_{CC} = 5,25 \text{ V}; \text{MH54: } U_{CC} = 5,5 \text{ V}; U_{IH} = 5,5 \text{ V}$	I_{IH} I_{IH}	< 40 < 1	μA mA
Vstupní proud — úroveň L $U_{CC} = 5,25 \text{ V}; \text{MH54: } U_{CC} = 5,5 \text{ V}; U_{IL} = 0,4 \text{ V}$	$-I_{IL}$	< 1,6	mA
Výstupní proud zkratový $U_{CC} = 5,25 \text{ V}, U_{IL} = 0,8 \text{ V}$ $\text{MH54: } U_{CC} = 5,5 \text{ V}, U_{IL} = 0,8 \text{ V}$	$-I_{OS}$ $-I_{OS}$	18 ... 57 20 ... 57	mA mA

MH...96
MH...164

LOGICKÉ INTEGROVANÉ OBVODY TTL MSI
POSUVNÝ REGISTR 5 A 8 BITŮ

CHARAKTERISTICKÉ ÚDAJE:

Výstupní napětí — úroveň L

$U_{CC} = 4,75 \text{ V}$; MH54: $U_{CC} = 4,5 \text{ V}$; $I_{OL} = 16 \text{ mA}$
 $U_{CC} = 4,75 \text{ V}$; MH54: $U_{CC} = 4,5 \text{ V}$; $I_{OL} = 8 \text{ mA}$

Výstupní napětí — úroveň H

$U_{CC} = 4,75 \text{ V}$; MH54: $U_{CC} = 4,5 \text{ V}$; $I_{OH} = -400 \mu\text{A}$

Vstupní proud — úroveň H

mimo vstup S
každý vstup

$U_{CC} = 5,25 \text{ V}$; MH54: $U_{CC} = 5,5 \text{ V}$; $U_{IH} = 2,4 \text{ V}$
 $U_{CC} = 5,25 \text{ V}$; MH54: $U_{CC} = 5,5 \text{ V}$; $U_{IH} = 5,5 \text{ V}$

jen vstup S

$U_{CC} = 5,25 \text{ V}$; MH54: $U_{CC} = 5,5 \text{ V}$; $U_{IH} = 2,4 \text{ V}$
 $U_{CC} = 5,25 \text{ V}$; MH54: $U_{CC} = 5,5 \text{ V}$; $U_{IH} = 5,5 \text{ V}$

Vstupní proud — úroveň L

mimo vstup S
každý vstup

$U_{CC} = 5,25 \text{ V}$; MH54: $U_{CC} = 5,5 \text{ V}$; $U_{IL} = 0,4 \text{ V}$

jen vstup S

$U_{CC} = 5,25 \text{ V}$; MH54: $U_{CC} = 5,5 \text{ V}$; $U_{IL} = 0,4 \text{ V}$

Výstupní proud zkratový

$U_{CC} = 5,25 \text{ V}$

$U_{CC} = 5,5 \text{ V}$

$U_{CC} = 5,25 \text{ V}$

$U_{CC} = 5,5 \text{ V}$

Odběr ze zdroje

$U_{CC} = 5,25 \text{ V}$

$U_{CC} = 5,5 \text{ V}$

$U_{CC} = 5,25 \text{ V}$; MH54: $U_{CC} = 5,5 \text{ V}$

MH74: $\vartheta_a = 0 \dots +70 \text{ }^\circ\text{C}$

MH84: $\vartheta_a = -25 \dots +85 \text{ }^\circ\text{C}$

MH54: $\vartheta_a = -55 \dots +125 \text{ }^\circ\text{C}$

MH...96	U_{OL}	< 0,4	V
MH...164	U_{OL}	< 0,4	V
MH...96	U_{OH}	> 2,4	V
MH...96	I_{IH}	< 40	μA
MH...96	I_{IH}	< 1	mA
MH...96	I_{IH}	< 200	μA
MH...96	I_{IH}	< 1	mA
MH...96	$-I_{IL}$	< 1,6	mA
MH...96	$-I_{IL}$	< 8	mA
MH...96	$-I_{OS}$	18 ... 57	mA
MH5496	$-I_{OS}$	20 ... 57	mA
MH...164	$-I_{OS}$	9 ... 27,5	mA
MH54164	$-I_{OS}$	10 ... 27,5	mA
MH...96	I_{CC}	< 79	mA
MH5496	I_{CC}	< 68	mA
MH...164	I_{CC}	< 54	mA

DYNAMICKÉ HODNOTY:

MH...96 $\vartheta_a = +25 \text{ }^\circ\text{C}$, $U_{CC} = 5 \text{ V}$, $N = 10$

Doba zpoždění průchodu signálu

ze vstupu C na výstup

ze vstupu A_0 na výstup

ze vstupu R na výstup

t_{PLH}	17 < 40	t_{PHL}	23 < 40	ns
	14 < 35		—	ns
	—		23 < 55	ns

MH74...164 $\vartheta_a = +25 \text{ }^\circ\text{C}$, $U_{CC} = 5 \text{ V}$

Doba zpoždění průchodu signálu

ze vstupu R na výstup

$C_L = 15 \text{ pF}$

$C_L = 50 \text{ pF}$

ze vstupu C na výstup

$C_L = 15 \text{ pF}$

$C_L = 50 \text{ pF}$

t_{PLH}	27 < 36	t_{PHL}	—	ns
	34 < 42		—	ns
	10 ... 32		8 ... 27	ns
	10 ... 37		10 ... 30	ns

MH...96

FUNKČNÍ TABULKA

Mikro- stavování nastavení	VSTUPY							VÝSTUPY						
	Nastavovací						Hodiny	Sčítací plány						
	R	S	A ₁	A ₂	A ₃	A ₄		C	A ₀	Q ₁	Q ₂	Q ₃	Q ₄	Q ₅
L	L	X	X	X	X	X	X	L	L	L	L	L	L	L
L	X	L	L	L	L	L	X	X	L	L	L	L	L	L
H	H	H	H	H	H	H	X	X	H	H	H	H	H	H
H	H	L	L	L	L	L	X	X	Q ₁₀	Q ₂₀	Q ₃₀	Q ₄₀	Q ₅₀	
H	H	H	L	L	L	L	X	X	H	Q ₂₀	H	Q ₄₀	H	
H	L	X	X	X	X	L	X	X	Q ₁₀	Q ₂₀	Q ₃₀	Q ₄₀	Q ₅₀	
H	L	X	X	X	X	L	H	H	Q ₁₀	Q ₂₀	Q ₃₀	Q ₄₀	Q ₅₀	
H	L	X	X	X	X	L	L	L	Q ₁₀	Q ₂₀	Q ₃₀	Q ₄₀	Q ₅₀	

H — vysoká úroveň, ustálený stav
L — nízká úroveň, ustálený stav
X — libovolný stav včetně jeho změn
Q₁₀, Q₂₀ atd. — stav výstupů Q₁, Q₂ atd. před nastavením ustálených podmínek na vstupech
Q_{1n}, Q_{2n} atd. — stav výstupů Q₁, Q₂ atd. před předcházející změnou t hodin.
; změna z nízké na vysokou úroveň.

MH...164

FUNKČNÍ TABULKA

VSTUPY				VÝSTUPY			
C	R	A ₁	A ₂	Q ₁	Q ₂	...	Q _n
X	L	X	X	L	L	...	L
L	H	X	X	Q ₁₀	Q ₂₀	...	Q _{n0}
?	H	H	H	H	Q _{1n}	...	Q _{2n}
?	H	L	X	L	Q _{1n}	...	Q _{2n}
L	H	X	L	L	Q _{1n}	...	Q _{2n}

H — vysoká úroveň, ustálený stav
L — nízká úroveň, ustálený stav
X — libovolný stav včetně jeho změn
Q₁₀, Q₂₀ atd. — stav výstupů Q₁, Q₂ atd. před nastavením ustálených podmínek na vstupech
Q_{1n}, Q_{2n} atd. — stav výstupů Q₁, Q₂ atd. před předcházející změnou t hodin.
; změna z nízké na vysokou úroveň.