MH 74ALS40 DVOJICE ČTYŘVSTUPOVÝCH VÝKONOVÝCH ČLENŮ
MH 54ALS40 NAND

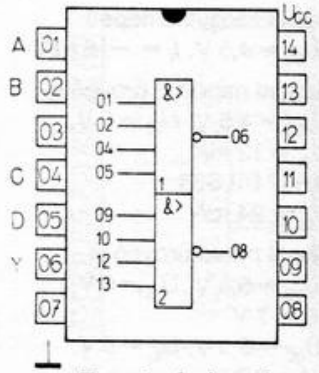
ДВА ЛОГИЧЕСКИХ ЭЛЕМЕНТА „4И" С ВЫСОКОЙ НАГРУЗОЧНОЙ СПОСОБНОСТЬЮ • TWO 4-INPUT POWER NAND GATES • ZWEI NAND LEISTUNGGATTER MIT 4 EINGÄNGEN

Dvojice čtyřvstupových pozitivních výkonových logických členů NAND.

Vstupy jsou opatřeny Schottkyho diodami.
Logika pozitivní.
Logická funkce: $Y = \overline{ABCD}$

Pouzdro: DIL 14
Plastové pouzdro s 2× sedmi vývody ve dvou řadách dle NT 4305.

Na vývod č. 07 se připojuje záporný pól napájecího zdroje ⊥.
Na vývod č. 14 se připojuje kladný pól napájecího zdroje U_{CC}.



Zapojení vývodů
(pohled shora)

A, B, C, D — datové vstupy
Y — výstup

Funkční tabulka

Vstupy A	B	C	D	Výstup Y
L	X	X	X	H
X	L	X	X	H
X	X	L	X	H
X	X	X	L	H
H	H	H	H	L

X — L nebo H

Doporučené pracovní podmínky:

		min.—max.	
Napájecí napětí	U_{CC}	4,5 . . . 5,5	V
Vstupní napětí — úroveň H	U_{IH}	≥2	V
Vstupní napětí — úroveň L	U_{IL}	≤0,8	V
Výstupní proud — úroveň L			
MH 74ALS40	I_{OL}	≤24	mA
MH 54ALS40	I_{OL}	≤12	mA
Výstupní proud — úroveň H			
MH 74ALS40	$-I_{OH}$	≤2,6	mA
MH 54ALS40	$-I_{OH}$	≤1	mA
Rozsah pracovní teploty okolí			
MH 74ALS40	ϑ_a	0 . . . +70	°C
MH 54ALS40	ϑ_a	−55 . . . +125	°C

Charakteristické údaje:

Statické parametry:				
MH 74ALS40: $\vartheta_a = 0$ °C, +25 °C, +70 °C				
MH 54ALS40: $\vartheta_a = -55$ °C, +25 °C, +125 °C				
	měřicí obvod		min.–max.	
Vstupní záchytné napětí				
$U_{CC} = 4{,}5$ V, $I_I = -18$ mA	1	$-U_D$	≤1,5	V
Výstupní napětí – úroveň L				
$U_{CC} = 4{,}5$ V, $U_{IH} = 2$ V,				
$I_{OL} = 12$ mA	3	U_{OL}	≤0,4	V
MH 74ALS40				
$I_{OL} = 24$ mA	3	U_{OL}	≤0,5	V
Výstupní napětí – úroveň H				
$U_{CC} = 4{,}5$ V, $U_{IL} = 0{,}8$ V,				
$I_{OH} = -1$ mA MH 54ALS40	4	U_{OH}	≥2,4	V
$I_{OH} = -2{,}6$ mA MH 74ALS40	4	U_{OH}	≥2,4	V
Vstupní proud – úroveň H				
$U_{CC} = 5{,}5$ V, $U_{IL} = 0$ V, $U_I = 7$ V	2	I_{IH}	≤0,1	mA
$U_{CC} = 5{,}5$ V, $U_{IL} = 0$ V,				
$U_I = 2{,}7$ V	2	I_{IH}	≤20	µA
Vstupní proud – úroveň L				
$U_{CC} = 5{,}5$ V, $U_{IH} = 4{,}5$ V,				
$U_I = 0{,}4$ V	2	$-I_{IL}$	≤0,1	mA
Výstupní proud				
$U_{CC} = 5{,}5$ V, $U_{IL} = 0$ V,				
$U_O = 2{,}25$ V	6	$-I_O$	15 . . . 70	mA
Odběr proudu – úroveň H				
$U_{CC} = 5{,}5$ V, $U_{IL} = 0$ V	7	I_{CCH}	≤0,8	mA
Odběr proudu – úroveň L				
$U_{CC} = 5{,}5$ V, $U_{IH} = 4{,}5$ V	7	I_{CCL}	≤3,2	mA
Dynamické parametry:				
$U_{CC} = 4{,}5$ V a 5,5 V, $R_L = 500\ \Omega$,				
$C_L = 50$ pF, $\vartheta_a = +25$ °C				
Doba zpoždění průchodu signálu				
při přechodu výstupu				
ze stavu H do stavu L	8	t_{PHL}	3 . . . 8	ns
ze stavu L do stavu H	8	t_{PLH}	2 . . . 8	ns