

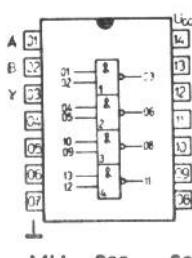
Typ	Označení			Log. funkce	Pouzdro
MH74S00	MH84S00	MH54S00	Čtveřice dvouvstupových pozitivních logických členů NAND	$Y = \overline{AB}$	IO 13
MH74S03	MH84S03	MH54S03	Čtveřice dvouvstupových pozitivních logických členů NAND s otevřeným kolektorovým výstupem	$Y = \overline{AB}$	IO 13
MH74S04	MH84S04	MH54S04	Sestice invertorů	$Y = \overline{A}$	IO 13
MH74S10	MH84S10	MH54S10	Trojice třívstupových pozitivních logických členů NAND	$Y = \overline{ABC}$	IO 13
MH74S20	MH84S20	MH54S20	Dvojice čtyřvstupových pozitivních logických členů NAND	$Y = \overline{ABCD}$	IO 13
MH74S37	MH84S37	MH54S37	Čtveřice dvouvstupových pozitivních výkonových logických členů NAND	$Y = \overline{AB}$	IO 13
MH74S38	MH84S38	MH54S38	Čtveřice dvouvstupových pozitivních výkonových logických členů NAND s otevřeným kolektorovým výstupem	$Y = \overline{AB}$	IO 13
MH74S40	MH84S40	MH54S40	Dvojice čtyřvstupových pozitivních výkonových logických členů NAND	$Y = \overline{ABCD}$	IO 13
MH74S51	MH84S51	MH54S51	Dvojice pozitivních logických členů AND-OR-INVERT	$Y = \overline{AB + CD}$	IO 13
MH74S64	MH84S64	MH54S64	Pozitivní 4-2-3-2 vstupový logický člen AND-OR-INVERT	$Y = \overline{ABCD + EF + GHI + JK}$	IO 13
MH74S74	MH84S74	MH54S74	Dvojitý bistabilní klopný obvod D		IO 13
MH74S112	MH84S112		Dvojice synchronních klopných obvodů J-K, vybavených asynchronními vstupy NASTAVENÍ a NULOVÁNÍ		IO 14

Pro zlepšení dynamických vlastností jsou u všech obvodů řady MH74S, MH84S, MH54S použity Schottkyho desaturační diody. Pro zvýšení spolehlivosti jsou vstupy opatřeny záhytnými diodami.

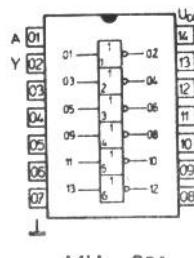
ZÁKLADNÍ TECHNICKÉ ÚDAJE	ŘADA	MH74S	MH84S	MH54S
MEZNI HODNOTY				
Napětí zdroje	U_{CC}	max.	+7	+7
Napětí vstupu min. – max.	U_I	min. – max.	-0,5...+5,5	-0,5...+5,5
Výstupní napětí ¹⁾	U_{OH}	max.	+7	+7
Výstupní proud ¹⁾	I_{OL}	max.	+20	+20
Meziemitorové napětí ²⁾	U_{EE}	max.	5,5	5,5
Rozsah pracovních teplot	θ_a	max.	0...+70	-25...+85
Rozsah teplot při skladování	θ_{stg}	max.	-55...+155	-55...+155

¹⁾ Platí pro MH..S03, ..S38

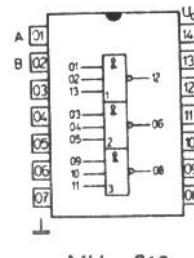
²⁾ Napětí mezi emitory téhož vstupního tranzistoru (téhož logického členu).



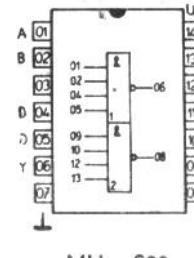
MH..S00, ..S03



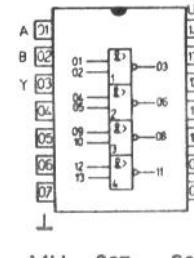
MH..S04



MH..S10



MH..S20



MH..S37, ..S38

DOPORUČENÉ PRACOVNÍ PODMÍNKY

Rada	MH74S ..	MH84S ..	MH54S ..
Napájecí napětí	U_{CC}	4,75 ... 5,25	4,75 ... 5,25
Vstupní záchytné napětí	$-U_D$	< 1,2	< 1,2
$U_{CC} = 4,75 \text{ V}, U_I = -18 \text{ mA}$	$-U_D$	—	—
$U_{CC} = 4,5 \text{ V}, U_I = -18 \text{ mA}$	$-U_D$	—	< 1,2
Ztrátový výkon hradel			
MH..S00, MH..S10	P	23	mW
MH..S03	P	21,5	mW
MH..S04	P	26	mW
MH..S20	P	21	mW
MH..S37, MH..S38	P	41	mW
MH..S40	P	47	mW
MH..S51	P	28	mW
MH..S64	P	53	mW
Ztrátový výkon klopného obvodu			
MH..S74	P	90	mW
MH..S112	P	85	mW
Logický zisk		N_L	N_H
MH..S00, ..S10, ..S20		max. 10	max. 20
MH..S03		max. 15	
MH..S40		max. 10	max. 20
MH..S74		max. 10	max. 20
STATICKÉ ÚDAJE:			
Vstupní napětí — úroveň H		U_{IH}	> 2,0
Vstupní napětí — úroveň L		U_{IL}	< 0,8
Výstupní napětí — úroveň H		U_{OH}	> 2,7
MH74S .., MH84S ..		U_{OH}	> 2,5
MH54S ..			
Výstupní napětí — úroveň L		U_{OL}	< 0,5
Výstupní proud zkratový		$-I_{OS}$	40 ... 100
MH..S37, MH..S40		$-I_{OS}$	50 ... 225

