

MHB8282
MHB8283

LOGICKÉ INTEGROVANÉ OBVODY
OSMINÁSObNÝ STRADAČ - BUDIČ SBĚRNICE

DOPORUČENÉ PRACOVNÍ PODMÍNKY:

U_{CC}	$4,5 \leq U_{CC} \leq 5,5$	V
U_{IL}	$-0,5 \leq U_{IL} \leq 0,8$	V
U_{IH}	$2,0 \leq U_{IH} \leq 5,25$	V
I_{OL}	≤ 32	mA
$ I_{OH} $	≤ 5	mA
t_{IVSL}	≤ 0	ns
t_{SLIX}	≤ 25	ns
t_{SHSL}	≤ 15	ns
ϑ_a	$0 \leq \vartheta_a \leq 70$	°C

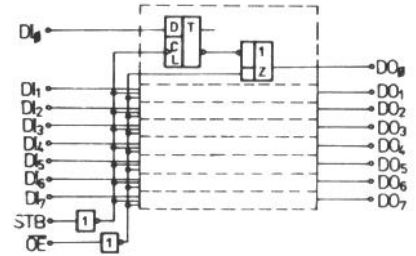
CHARAKTERISTICKÉ ÚDAJE: $\vartheta_a = 0^\circ\text{C} \dots +70^\circ\text{C}$

Statické hodnoty:	min.-max.		
Vstupní záchytné napětí všechny vstupy $U_{CC} = 4,5 \text{ V}, -I_I = 5 \text{ mA}$	$-U_D$	$\leq 1,0$	V
Vstupní proud — úroveň L všechny vstupy $U_{CC} = 5,5 \text{ V}, U_{IL} = 0,45 \text{ V}$	$-I_{IL}$	≤ 200	μA
Vstupní proud — úroveň H všechny vstupy $U_{CC} = 5,5 \text{ V}, U_{IH} = 5,25 \text{ V}$	I_{IH}	≤ 50	μA
Výstupní napětí — úroveň L všechny výstupy $U_{CC} = 4,5 \text{ V}, U_{IL} = 0,8 \text{ V},$ $U_{IH} = 2,0 \text{ V}, I_{OL} = 32 \text{ mA}$	U_{OL}	$\leq 0,45$	V
Výstupní napětí — úroveň H všechny výstupy $U_{CC} = 4,5 \text{ V}, U_{IL} = 0,8 \text{ V},$ $U_{IH} = 2,0 \text{ V}, I_{OH} = -5 \text{ mA}$	U_{OH}	$\geq 2,4$	V
Výstupní proud ve stavu vysoké impedance všechny výstupy — úroveň L $U_{CC} = 5,5 \text{ V}, U_{IL} = 0,8 \text{ V},$ $U_{IH} = 2,0 \text{ V}, U_O = 0,45 \text{ V}$	$-I_{OZL}$	≤ 50	μA
Výstupní proud ve stavu vysoké impedance všechny výstupy — úroveň H $U_{CC} = 5,5 \text{ V}, U_{IL} = 0,8 \text{ V},$ $U_{IH} = 2,0 \text{ V}, U_O = 5,25 \text{ V}$	I_{OZH}	≤ 50	μA
Napájecí proud $U_{CC} = 5,5 \text{ V}$	I_{CC}	≤ 160	mA
Vstupní kapacita všechny vstupy $U_{CC} = 5 \text{ V}, \vartheta_a = 25^\circ\text{C}$	C_{IN}	≤ 12	pF

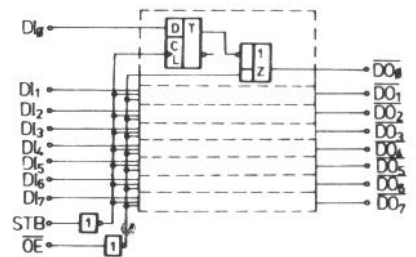
Dynamické hodnoty:

$U_{CC} = 5 \text{ V}, \vartheta_a = 25^\circ\text{C}$
 $U_Z = 1,5 \text{ V}, C_L = 300 \text{ pF}, R_L = 180 \Omega$

Doba zpoždění datového vstupního signálu MHB8282	t_{IVOV}	≤ 35	ns
MHB8283	t_{IVOV}	≤ 25	ns
Doba zpoždění signálu na výstupu při přechodu vstupu STB do úrovně H MHB8282	t_{SHOV}	≤ 55	ns
MHB8283	t_{SHOV}	≤ 45	ns
Doba zablokování výstupu — ze stavu L do stavu vysoké impedance $U_{OH} = -0,1 \text{ V}$	t_{EHOZH}	≤ 25	ns
ze stavu H do stavu vysoké impedance $U_{OL} = +0,1 \text{ V}$	t_{EHOLZ}	≤ 25	ns
Doba vybavení výstupu — z vysoké impedance do stavu L $U = 0,55 \text{ V}$	t_{ELOL}	$10 \dots 50$	ns
z vysoké impedance do stavu H $U = 2,3 \text{ V}$	t_{ELOH}	$10 \dots 50$	ns



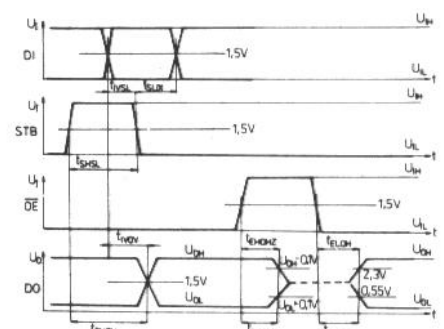
MHB8282



MHB8283

Zapojení vývodů
(pohled shora)

$DI_0 \dots DI_7$ datové vstupy
 $DO_0 \dots DO_7$ datové výstupy
OE vstup pro vybavení výstupů
STB vzorkovací vstup



Impulsní průběhy

Typ	Druh	Pouzdro
MH8224	Hodinový a budicí obvod pro mikroprocesorový obvod MHB8080A. Sdružuje oscilátor řízený vnějším krystalem, děličky 1:9, dva budiče s vysokým výstupním napětím a obvody pomocných logických funkcí.	IO—14
MH8228	Řídící obvod systému a budič sběrnice — vyrábí všechny řídicí signály, potřebné pro přímé propojení obvodů mikroprocesorové řady (paměti RAM, ROM a obvodů vstup/výstup) s centrální procesorovou jednotkou (CPU) MHB8080A.	IO—19
MHB8282 MHB8283	Úplně paralelní osmibitové střadače s třístavovými výstupními zesilovači jsou určeny pro střadače, oddělovací zesilovače nebo multiplexery v periferních a vstupních/výstupních funkcích mikro počítačových systémů 8086, 8080, 8085 a 8048. Typ MHB8282 neinvertuje, MHB8283 invertuje vstupní data na výstupech.	IO—24 IO—24
MHB8286 MHB8287	Osmibitové vysíláče/přijímače sběrnice s třístavovými výstupy jsou určeny pro periferní funkce v mikroprocesorovém systému 8086, 8080, 8085 a 8048. Typ MHB8286 neinvertuje, MHB8287 invertuje vstupní data na výstupech.	IO—24 IO—24
MH8641	Čtyřnásobný budič/přijímač unifikované sběrnice pro použití v systémech pro přenos dat s impedancí 120 Ω (UNIBUS).	IO—14

MEZNI HODNOTY:

		min.	max.		
Napájecí napětí ¹⁾		U_{CC}	-0,5	+7,0	V
	MH8641	U_{CC}	—	+7,0	V
Napájecí napětí ¹⁾ jen	MH8224	U_{DD}	-0,5	+13,5	V
Vstupní napětí ¹⁾		U_I	-1,5	+7,0	V
	MHB8282, MHB8283, MHB8286, MHB8287	U_I	-1,0	+5,5	V
	MH8641	U_I	—	+5,5	V
Výstupní proud	MH8224, MH8228	I_O		100	mA
Výstupní napětí	MH8641	U_O		5,5	V
Rozsah pracovních teplot okolí		ϑ_a	0	+70	°C
Rozsah skladovacích teplot		ϑ_{stg}	-55	+155	°C

¹⁾ Napětí se rozumí vzhledem ke společnému bodu — vývodu \perp .

