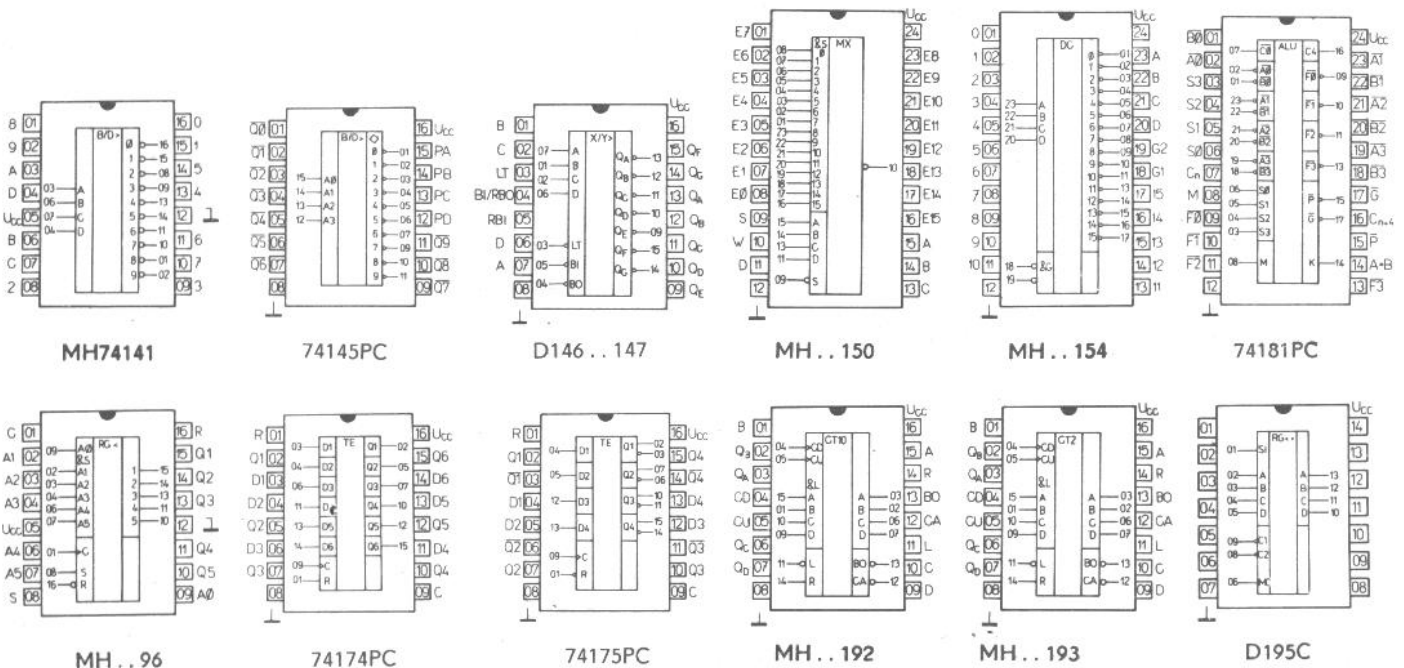


Typ	Označení	Logická funkce	Pouzdro
UCY74157N		Čtveřice dvoustupových data selektorů-multiplexerů s jedním výstupem	IO 14/U
MH74164	MH84164 MH54164	Posuvný registr 8 bitů s hradlovatelnými sériovými vstupy a asynchronním nulováním	IO 13
74174PC		Šest klopných obvodů D s jednoduchým výstupem	IO 14/T
74175PC		Čtyři klopné obvody D s dvojitým výstupem	IO 14/T
UCY74180N		Osmibitavý paritní generátor (sudé/liché parity), sloužící k porovnávacím zkouškám dat	IO 13/U
74181PC		Velmi rychlá aritmeticko-logická jednotka, která provádí 16 binárních aritmetických operací dvěma čtyřbitovými slovy (sčítání, odečítání, porovnání, zdvojení a dalších 20 operací) nebo 16 logických operací dvou Booleových proměnných (exclusive-OR), porovnání, AND, NAND, OR, NOR a 10 dalších operací) podle funkční tabulky	IO 15/T
D181C		Aktivní paměť RAM 16 bitů s organizací 4x4 bity a otevřeným kolektorovým výstupem (funkční obdoba SN7481N)	IO 13/C1
MH74192	MH84192 MH54192	Dekadický synchronní vratný čítač pro funkci počítání vpřed, počítání vzad a předvolbu	IO 14
MH74193	MH84193 MH54193	Binární synchronní vratný čítač pro funkci počítání vpřed, počítání vzad, předvolbu	IO 14
D195D		Čtyřbitový inverzní posuvný registr (vlevo – vpravo) (funkční obdoba SN7495N)	IO13/1

Místo součástek UCY 74...N, dovážených z PLR, lze použít dovážených obvodů z MLR řady 74...PC



MEZNÍ HODNOTY

Rada		MH74 UCY74 D... 74... PC	MH84 E...	MH54	
Napájecí napětí	U_{CC} max.	+7	+7	+7	V
Vstupní napětí	U_I max.	+5,5	+5,5	+5,5	V
Doporučené pracovní napětí	U_{CC}	4,75 ... 5,25	4,75 ... 5,25	4,5 ... 5,5	V
Teplota okolí provozní	ϑ_a	0 ... +70	-25 ... +85	-55 ... +125	°C
Teplota při skladování	ϑ_{stg} ¹⁾	-55 ... +155	-55 ... +155	-55 ... +155	°C

¹⁾ $\vartheta_{stg} = -55^\circ\text{C} \dots +125^\circ\text{C}$ platí pro řadu UCY74, D10D
 $\vartheta_{stg} = -55^\circ\text{C} \dots +150^\circ\text{C}$ platí pro řadu D... C
 $\vartheta_{stg} = -65^\circ\text{C} \dots +150^\circ\text{C}$ platí pro řadu 74... PC

DOPORUČENÉ PROVOZNI HODNOTY

ŘADA		MH74 UCY74 D... 74... PC	MH84 E...	MH54	
Doporučené provozní napětí	U_{CC}	4,75 ... 5,25	4,75 ... 5,25	4,5 ... 5,5	V
Vstupní záchytné napětí					
$U_{CC} = 4,75 \text{ V}, I_I = -12 \text{ mA}$	$-U_D$	< 1,5	< 1,5	—	V
$U_{CC} = 4,5 \text{ V}, I_I = -12 \text{ mA}$	$-U_D$	—	—	< 1,5	V

Logický zisk výstupů max.

	N_L	N_H
MH .. 42	max. 10	max. 20
UC .. 86N	max. 10	max. 20
MH .. 90A	max. 10	
MH .. 93A	max. 10	
MH .. 96	max. 10	max. 10
D146C, D147C, E147C výstupu $Q_A \dots Q_C$ výstupu BI / RBO	max. 12 max. 5	
MH .. 150, MH .. 151, MH .. 154	max. 10	max. 20
UC .. 153N	max. 10	max. 20
UC .. 157N	max. 10	max. 20
MH .. 164	max. 5	max. 10
UC .. 180N	max. 10	max. 20
D195C	max. 10	max. 20
MH .. 192, MH .. 193, MH7475	N	max. 10

Logický zisk vstupů max.

	N_L
MH .. 141 vstup A	max. 2
vstup B, C, D	max. 1
D146C, D147C, E147C každého vstupu	max. 1
vstupu BI / RBO	max. 2,6
MH .. 150, MH .. 151, MH .. 154	max. 1
UC .. 153N	max. 1
UC .. 157N	max. 1
MH .. 164	max. 1
UC .. 180N	max. 1

CHARAKTERISTICKÉ ÚDAJE: (není-li uvedeno jinak)

Vstupní napětí — úroveň H	U_{IH}	> 2,0	V
Vstupní napětí — úroveň L	U_{IL}	< 0,8	V
Výstupní napětí — úroveň H $U_{CC} = 4,75 \text{ V}; \text{MH54: } U_{CC} = 4,5 \text{ V}; U_{IL} = 0,8 \text{ V},$ $U_{IH} = 2 \text{ V}, I_{OH} = -0,8 \text{ mA}$	U_{OH}	> 2,4	V
Výstupní napětí — úroveň L $U_{CC} = 4,75 \text{ V}; \text{MH54: } U_{CC} = 4,5 \text{ V};$ $U_{IL} = 0,8 \text{ V}, U_{IH} = 2 \text{ V}, I_{OL} = 16 \text{ mA}$	U_{OL}	< 0,4	V
Vstupní proud — úroveň H $U_{CC} = 5,25 \text{ V}; \text{MH54: } U_{CC} = 5,5 \text{ V}; U_{IH} = 2,4 \text{ V}$ $U_{CC} = 5,25 \text{ V}; \text{MH54: } U_{CC} = 5,5 \text{ V}; U_{IH} = 5,5 \text{ V}$	I_{IH} I_{IH}	< 40 < 1	μA mA
Vstupní proud — úroveň L $U_{CC} = 5,25 \text{ V}; \text{MH54: } U_{CC} = 5,5 \text{ V}; U_{IL} = 0,4 \text{ V}$	$-I_{IL}$	< 1,6	mA
Výstupní proud zkratový $U_{CC} = 5,25 \text{ V}, U_{IL} = 0,8 \text{ V}$ $\text{MH54: } U_{CC} = 5,5 \text{ V}, U_{IL} = 0,8 \text{ V}$	$-I_{OS}$ $-I_{OS}$	18 ... 57 20 ... 57	mA mA

CHARAKTERISTICKÉ ÚDAJE:

UCY74153N, UCY74157N $\vartheta_a = 0^\circ\text{C} \dots +70^\circ\text{C}$

Logický zisk

každého vstupu
každého výstupu – úroveň L
– úroveň H

N_I	max. 1
N_{OL}	max. 10
N_{OH}	max. 20

Hodnoty úrovní L, H vstupů a výstupů, vstupní proudy shodné s hodnotami logických členů.

Výstupní proud zkratový

$U_{CC} = 5,25\text{ V}$	UC . . . 153N	$-I_{OS}$	18 . . . 57	mA
	UC . . . 157N	$-I_{OS}$	18 . . . 55	mA

Odběr ze zdroje

$U_{CC} = 5,25\text{ V}$	UC . . . 153N	I_{CCL}	< 60	mA
	UC . . . 157N	I_{CCL}	< 48	mA

DYNAMICKÉ HODNOTY:

UCY74153N,

 $U_{CC} = 5\text{ V}$, $\vartheta_a = 25^\circ\text{C}$, $N = 10$, $C_L = 30\text{ pF}$, $R_L = 400\ \Omega$ Doba zpoždění průchodu signálu při přechodu na
ze vstupu dat 10, 11, 12, 13 na výstup 1Y
ze vstupu dat 20, 21, 22, 23 na výstup 2Y
z adresovacího vstupu A, B na výstup Y
z vybavovacího vstupu S, (T) na výstup 1Y, (2Y)

úroveň H	úroveň L	
t_{PLH}	t_{PHL}	
< 18	< 60	ns
< 34	< 34	ns
< 30	< 23	ns

UCY74157N,

 $U_{CC} = 5\text{ V}$, $\vartheta_a = 25^\circ\text{C}$, $N = 10$, $C_L = 15\text{ pF}$, $R_L = 400\ \Omega$ Doba zpoždění průchodu signálu při přechodu na
ze vstupu dat 10, 11 na výstup 1Y
20, 21 2Y
30, 31 3Y
40, 41 4Y
z adresovacího vstupu A na výstup Y
z vybavovacího vstupu S na výstup Y

úroveň H	úroveň L	
< 14	< 14	ns
< 14	< 14	ns
< 14	< 14	ns
< 14	< 14	ns
< 23	< 27	ns
< 20	< 21	ns

FUNKČNÍ TABULKA UCY74153N,

ADRESOVACÍ VSTUPY		DATA VSTUPY				VSTUP VYBAVENÍ		VÝSTUP
B	A	10	11	12	13	S	1Y	
		20	21	22	23	T	2Y	
X	X	X	X	X	X	H	L	
L	L	L	X	X	X	L	L	
L	L	H	X	X	X	L	H	
L	H	X	L	X	X	L	L	
L	H	X	H	X	X	L	H	
H	L	X	X	L	X	L	L	
H	L	X	X	H	X	L	H	
H	H	X	X	X	L	L	L	
H	H	X	X	X	H	L	H	

FUNKČNÍ TABULKA UCY74157N,

S	VSTUPY				VÝSTUP
	A	10	11	1Y	
		20	21	2Y	
		30	31	3Y	
		40	41	4Y	
H	X	X	X	L	
L	L	L	X	L	
L	L	H	X	H	
L	H	X	L	L	
L	H	X	H	H	